

# PRESSEINFORMATION

---

**PRESSEINFORMATION**14. September 2021 || Seite 1 | 2

---

## Sicherheitslücken beim Elektronikdesign aufdecken

**Damit elektronische Komponenten in jeder Hinsicht vertrauenswürdig sind, müssen sie einerseits sicher vor Manipulationen und Know-how-Diebstahl sein. Andererseits gilt es auch, nach der Fertigung die ursprüngliche Spezifikationen konkret nachvollziehen und überprüfen zu können. Damit diese Maßgaben auch für die komplexen, internationalen Wertschöpfungsketten der Elektronikherstellung umgesetzt werden können, bedarf es neuer, verbesserter Entwurfsmethoden. Hier setzt das Forschungsprojekt VE-VIDES an, in dessen Rahmen zwölf Partner aus Forschung und Wirtschaft gemeinsam an einem ganzheitlichen Konzept für den Entwurf vertrauenswürdiger Elektronik arbeiten. Das Fraunhofer IIS/EAS erforscht hierbei Verfahren zur Überprüfung von Hardware hinsichtlich ihrer Vertrauenswürdigkeit sowie einen verbesserten Elektronik-Entwicklungsprozess im Automotive-Bereich.**

Elektronische Systeme können vor allem in sicherheitskritischen Bereichen potenzielle Risiken bergen, wenn sie nicht vertrauenswürdig arbeiten. Um deutsche Elektronikentwickler und Integratoren von Mikroelektronik bei der konsequenten Umsetzung der Vertrauenswürdigkeit zu stärken, widmet sich das Forschungsprojekt VE-VIDES (»Designmethoden und HW/SW-Co-Verifikation für die eindeutige Identifizierbarkeit von Elektronikkomponenten«) der Frage, wie dieser Ansatz bereits mit Beginn der Designphase berücksichtigt werden kann. »Dabei gilt es, potenzielle Sicherheitslücken systematisch zu identifizieren und Elektroniksysteme mit zuverlässigen Mechanismen vor Angriffen oder IP-Diebstahl zu schützen«, erläutert Dr. Christoph Sohrmann, Projektleiter am beteiligten Forschungsinstitut Fraunhofer IIS/EAS. »Und zwar entlang der gesamten internationalen Fertigungsketten, die heute oft noch wenig transparent für europäische Entwickler sind.« Im Ergebnis der Arbeiten wird gemeinsam mit allen beteiligten Forschungspartnern eine Handlungsempfehlung für die Elektronikindustrie erarbeitet, die im Anschluss an das Projekt zu einem Standard ausgearbeitet werden soll.

---

### Kontakte

**Kommunikation: Sandra Kundel** | Fraunhofer-Institut für Integrierte Schaltungen IIS, Institutsteil Entwicklung Adaptiver Systeme EAS  
Münchener Straße 16 | 01069 Dresden | Telefon +49 351 45691-152 | [www.eas.iis.fraunhofer.de](http://www.eas.iis.fraunhofer.de) | [pr@eas.iis.fraunhofer.de](mailto:pr@eas.iis.fraunhofer.de)  
**Projekt VE-VIDES: Dr. Christoph Sohrmann** | Telefon +49 351 45691-230 | [christoph.sohrmann@eas.iis.fraunhofer.de](mailto:christoph.sohrmann@eas.iis.fraunhofer.de)

**FRAUNHOFER-INSTITUT FÜR INTEGRIERTE SCHALTUNGEN IIS  
INSTITUTSTEIL ENTWICKLUNG ADAPTIVER SYSTEME EAS**

Im Rahmen von VE-VIDES arbeitet das Fraunhofer IIS/EAS in Dresden daran, Methoden im Elektronikentwurf so zu optimieren, dass sie zukünftig wesentlich dabei helfen, Hardware von einer Achillesferse zu einem Fundament der Vertrauenswürdigkeit zu machen. Dafür erarbeiten die Wissenschaftlerinnen und Wissenschaftler eine neuartige Methodik zum Management komplexer Anforderungen an vertrauenswürdige Elektronik. Ziel ist es, messbare Vorgaben und Kriterien für Bauelemente zu definieren, deren Umsetzung nach der Fertigung getestet und nachverfolgt werden kann. Dafür wird in einem weiteren Arbeitsschwerpunkt der Fokus auf Verfahren zur Verifikation von typischem Schaltungs-IP gelegt. Als konkretes Umsetzungsbeispiel wird im Rahmen des Projektes ein vertrauenswürdiger Automotive-Designflow erarbeitet.

---

**PRESSEINFORMATION**14. September 2021 || Seite 2 | 2

---

»Mit unserer Beteiligung an dem Projekt wollen wir dazu beitragen, dass durch neue Maßnahmen für den Entwurf vertrauenswürdiger Elektronik den Herstellern mehr Transparenz und Nachvollziehbarkeit ermöglicht wird«, so Sohrmann weiter. »Damit werden für Produkte entlang der gesamten globalen Lieferkette eine sicherere und schnellere Entwicklung und dadurch eine kürzere Time-to-Market möglich.«

**Über das Projekt VE-VIDES**

Unter Federführung der Infineon Technologies AG bündeln 12 Wissenschafts- und Wirtschaftspartner aus Deutschland ihre Kräfte im Projekt VE-VIDES. Das Bundesministerium für Bildung und Forschung fördert das Projekt mit rund zehn Millionen Euro im Rahmen der Leitinitiative »Vertrauenswürdige Elektronik«. VE-VIDES wird noch bis Februar 2024 laufen. Weitere Informationen zum Projekt und den Projektpartnern sind unter [www.edacentrum.de/ve-vides](http://www.edacentrum.de/ve-vides) zu finden.

---

**Der Institutsteil EAS des Fraunhofer IIS**

Das Fraunhofer-Institut für Integrierte Schaltungen IIS ist eine weltweit führende Forschungseinrichtung für Mikroelektronik und Informationstechnik. Die Wissenschaftler am Institutsteil Entwicklung Adaptiver Systeme EAS in Dresden arbeiten an Schlüsseltechnologien für die vernetzte Welt von morgen. Schwerpunkte sind hierbei der Entwurf von Mikrochips und komplexen elektronischen Systemen auf der Basis zukunftsweisender Halbleitertechnologien sowie die dafür notwendigen Designmethoden. Darüber hinaus liegt der Fokus auf der Entwicklung intelligenter Sensorik, der Analyse großer Datenmengen und auf neuen Ansätzen für vernetzte Regelungen. Abgestimmt auf den aktuellen Bedarf und die künftigen Herausforderungen der Wirtschaft entstehen so adaptive und robuste technologische Lösungen vor allem in den Bereichen Mobilität und Industrieautomatisierung.